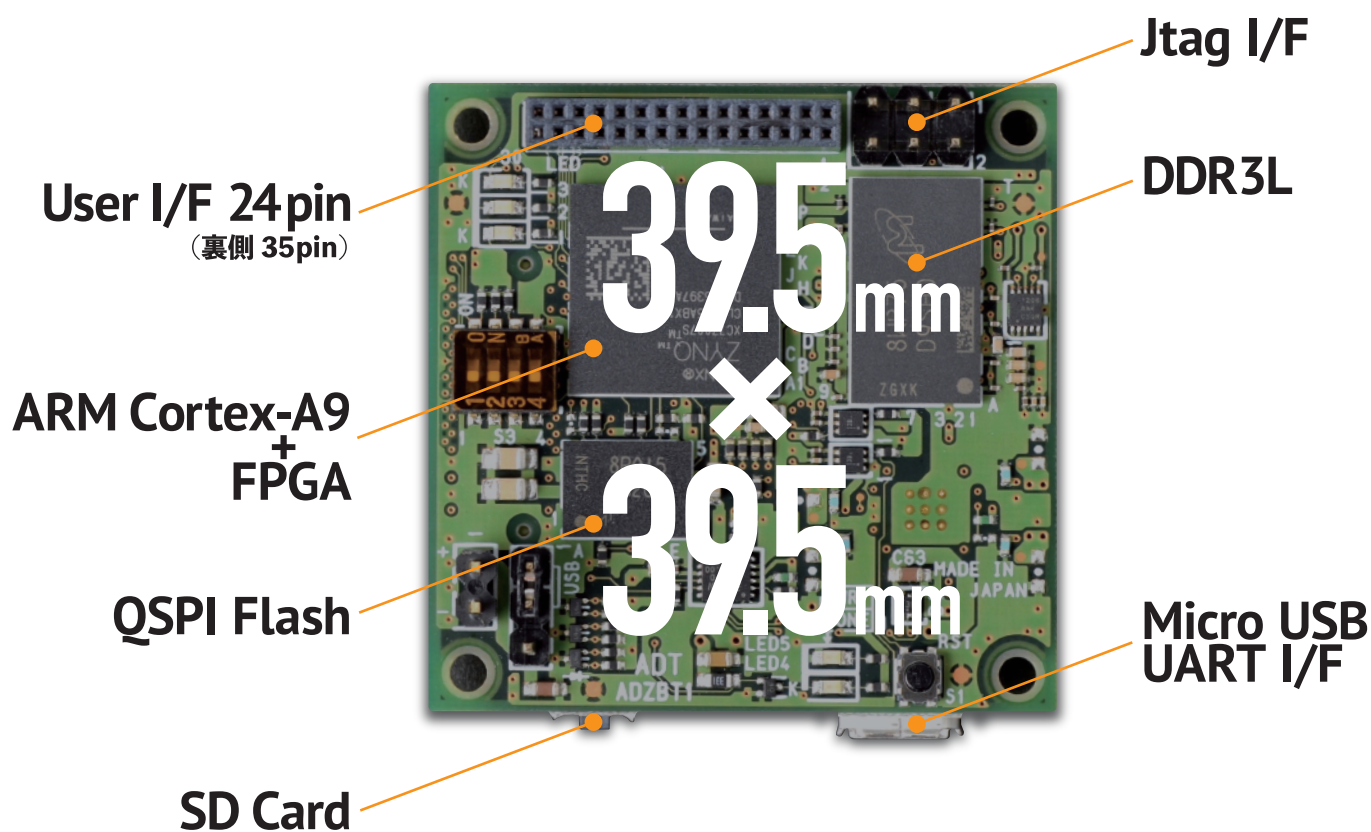


# 世界最小 Zynq ボード

39.5mm×39.5mm (2018年12月当社調べ)

# ADZBT1 アズビットワン

**Xilinx Zynq = ARM Cortex-A9 Processor + FPGA Original Board**



サンプルデザインのご提供により、開発の難易度を緩和します。  
Linux OS+FPGA (ユーザー独自の回路を実装) を使って、安価で小型な開発が実現できます。



アドバンス デザイン テクノロジー 株式会社

〒183-0056 東京都府中市寿町1-1-3 ミツ木寿町ビル10F

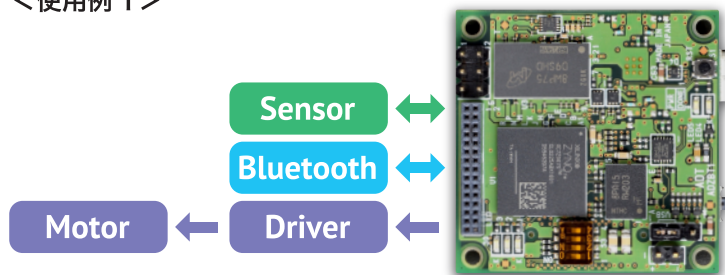
TEL 042-354-3460 FAX 042-354-3466

<http://www.adte.co.jp>

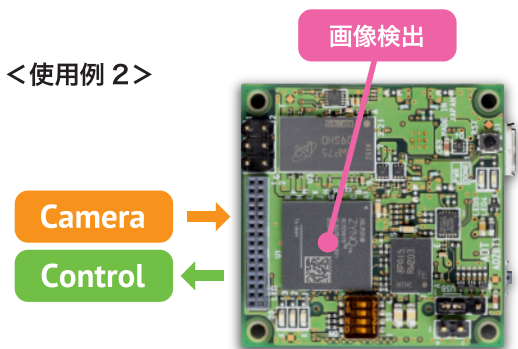
# Spec

	ADZBT1-Singlecore	ADZBT1-Dualcore	
FPGA	XC7Z007S (Zynq)	XC7Z010 (Zynq)	
Processor Core	Single-Core ARM Coretex-A9 MPCore Up to 766MHz	Dual-Core ARM Coretex-A9 MPCore Up to 866MHz	
Processor Extensions	NEON SIMD Engine and Single/Double Precision Floating Point Unit Per Processor		
L1 Cache	32KB Instruction, 32KB Data per processor		
L2 Cache	512KB		
On-Chip Memory	256KB		
DRAM	DDR3L 512MB		
QSPI Flash	128Mb (16MB)		
UART	Micro USB UART Debug I/F		
SD Card	SD Card x 1		
Connect I/O	24 Pin User I/O (1.27mm (Half Pitch) Connector) 35 Pin User I/O (Expansion connector) I/Oは以下の用途に拡張可能。 USB2.0 (OTG), Gigabit Ether, UART, CAN 2.0B, I2C, SPI, GPIO, User I/F		
Power	DC In : 5V / Micro USB : 5V		
Programmable logic	Logic Cells	23K	28K
	Look-up Tables (LUTs)	14,400	17,600
	Flip-Flop	28,800	35,200
	Total Block RAM	1.8Mb	2.1Mb
	DSP Slice	66	80
Board Size	39.5mm x 39.5mm		

<使用例 1>



<使用例 2>



センサー、通信モジュール、モーター、カメラなどと組み合わせることでIoT, AI, Robot などへの応用可能。  
また、製品に合わせたカスタマイズも可能。Linux OS が搭載できるため、ラズベリーパイのような使い方もできます。  
FPGAのプログラムを変えると、ハードウェアの実装もカスタマイズできます。